

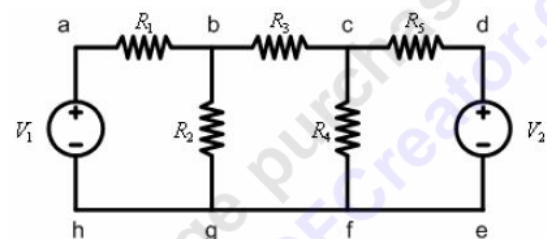
METODE ANALISIS RANGKAIAN LISTRIK

- Metoda analisis rangkaian merupakan salah satu alat bantu untuk menyelesaikan suatu permasalahan yang muncul dalam menganalisis suatu rangkaian, bilamana hukum-hukum dasar seperti Hukum Ohm dan Hukum Kirchoff tidak dapat menyelesaikan permasalahan pada rangkaian tersebut.
- Tiga metoda analisis rangkaian yang akan dipakai, yaitu :
 - analisis node,
 - analisis mesh dan
 - analisis arus cabang.

Analisis Node

- pengertian mengenai tentang node.
- Node atau titik simpul adalah titik pertemuan dari dua atau lebih elemen rangkaian.
- Junction atau titik simpul utama atau titik percabangan adalah titik pertemuan dari tiga atau lebih elemen rangkaian.
- Untuk lebih jelasnya mengenai dua pengertian dasar diatas, dapat dimodelkan dengan contoh gambar berikut.

Contoh :



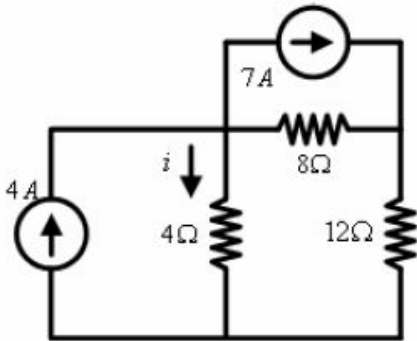
Jumlah node = 5, yaitu : a, b, c, d, e=f=g=h
 Jumlah junction = 3, yaitu : b, c, e=f=g=h

- Analisis node berprinsip pada Hukum Kirchoff I/ KCL dimana jumlah arus yang masuk dan keluar dari titik percabangan akan sama dengan nol, dimana tegangan merupakan parameter yang tidak diketahui.
- Atau analisis node lebih mudah jika pencatunya semuanya adalah sumber arus.
- Analisis ini dapat diterapkan pada sumber searah/ DC maupun sumber bolak-balik/ AC.

Beberapa hal yang perlu diperhatikan pada analisis node, yaitu :

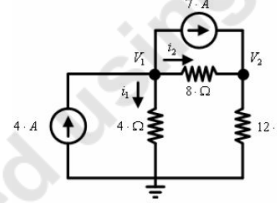
- Tentukan node referensi sebagai *ground/ potensial nol*.
- Tentukan *node voltage*, yaitu tegangan antara node non referensi dan ground.
- Asumsikan tegangan node yang sedang diperhitungkan lebih tinggi daripada tegangan node manapun, sehingga arah arus keluar dari node tersebut positif.
- Jika terdapat N node, maka jumlah *node voltage* adalah (N-1). Jumlah *node voltage* ini akan menentukan banyaknya persamaan yang dihasilkan.

1. Tentukan nilai i dengan analisis node !



Jawaban :

- Tentukan node referensinya/ground
- Tentukan node voltage
- Jumlah $N=3$, jumlah persamaan $(N - 1) = 2$



Tinjau node voltage V_1 :

KCL :

$$\sum i = 0 \rightarrow 4 - 7 - i_1 - i_2 = 0$$

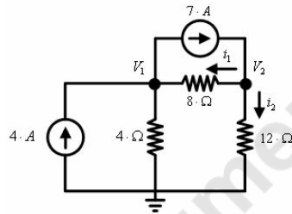
$$i_1 + i_2 = -3$$

$$\frac{V_1 - V_g}{4} + \frac{V_1 - V_2}{8} = -3 \rightarrow V_g = 0$$

$$\frac{V_1 - 0}{4} + \frac{V_1 - V_2}{8} = -3$$

$$2V_1 + V_1 - V_2 = -24$$

$$3V_1 - V_2 = -24 \dots (1)$$



Tinjau node voltage V_2 :

KCL :

$$\sum i = 0 \rightarrow 7 - i_1 - i_2 = 0$$

$$i_1 + i_2 = 7$$

$$\frac{V_2 - V_1}{8} + \frac{V_2 - V_g}{12} = 7 \rightarrow V_g = 0$$

$$\frac{V_2 - V_1}{8} + \frac{V_2 - 0}{12} = 7$$

$$3(V_2 - V_1) + 2V_2 = 168$$

$$5V_2 - 3V_1 = 168 \dots (2)$$

Dari kedua persamaan diatas, dapat diselesaikan dengan 2 cara, yaitu :

1. Cara substitusi

$$3V_1 - V_2 = -24$$

$$-3V_1 + 5V_2 = 168$$

$$4V_2 = 144 \rightarrow V_2 = 36 \text{ volt}$$

V_2 dapat dimasukkan kedalam salah satu persamaan, misalkan persamaan (1) :

$$3V_1 - V_2 = -24$$

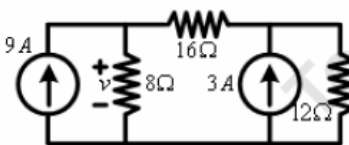
$$3V_1 - 36 = -24$$

$$3V_1 = 36 - 24 = 12 \rightarrow V_1 = 4 \text{ volt}$$

$$i = \frac{V_1 - V_g}{4} = \frac{4 - 0}{4} = 1 \text{ A}$$

PR

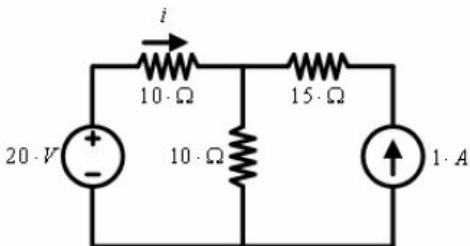
2. Tentukan nilai tegangan v dengan analisis node !



- Analisis node mudah dilakukan bila Pencatunya berupa sumber arus.
- Apabila pada rangkaian tersebut terdapat sumber tegangan, maka sumber tegangan tersebut diperlakukan sebagai **supernode**, yaitu menganggap sumber tegangan tersebut dianggap sebagai satu node.

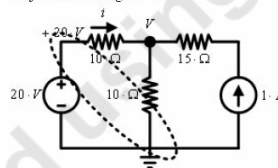
Contoh latihan :

1. Tentukan nilai i dengan analisis node !



Jawaban :

- Tentukan node referensinya/ground
- Tentukan node voltage
- Teg. Sumber sebagai supernode
- Jumlah $N=3$, jumlah persamaan $(N-1)=2$
- Tinjau node voltage di V :



KCL :

$$\sum i = 0$$

$$\frac{V-20}{10} + \frac{V-V_g}{10} - 1 = 0 \rightarrow V_g = 0$$

$$\frac{V-20}{10} + \frac{V}{10} = 1$$

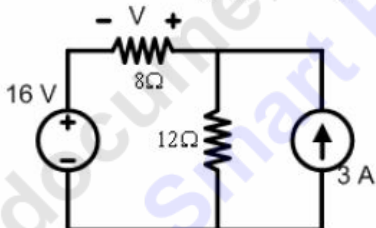
$$2V - 20 = 10 \rightarrow V = 15 \text{ volt} \dots (1)$$

$$i = \frac{20-V}{10} \dots (2)$$

$$i = \frac{20-15}{10} = 0,5 \text{ A}$$

PR

2. Tentukan nilai tegangan v dengan analisis node !



Analisis Mesh atau Arus Loop

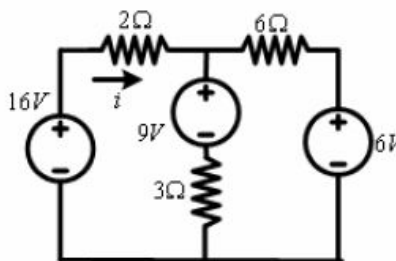
- Arus loop adalah arus yang dimisalkan mengalir dalam suatu loop (lintasan tertutup).
- Arus loop sebenarnya tidak dapat diukur (arus permissalan).
- Berbeda dengan analisis node, pada analisis ini berprinsip pada Hukum Kirchoff II/ KVL dimana jumlah tegangan pada satu lintasan tertutup samadengan nol
- atau arus merupakan parameter yang tidak diketahui.
- Analisis ini dapat diterapkan pada rangkaian sumber searah/ DC maupun sumber bolak-balik/ AC.

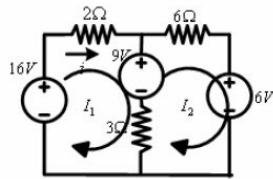
• Hal-hal yang perlu diperhatikan :

- Buatlah pada setiap loop arus asumsi yang melingkari loop. Pengambilan arus loop terserah kita yang terpenting masih dalam satu lintasan tertutup. Arah arus dapat searah satu sama lain ataupun berlawanan baik searah jarum jam maupun berlawanan dengan arah jarum jam.
- Biasanya jumlah arus loop menunjukkan jumlah persamaan arus yang terjadi.
- Metoda ini mudah jika sumber pencatunya adalah sumber tegangan.
- Jumlah persamaan = Jumlah cabang - Jumlah junction + 1

Contoh latihan :

1. Tentukan nilai arus i dengan analisis mesh!





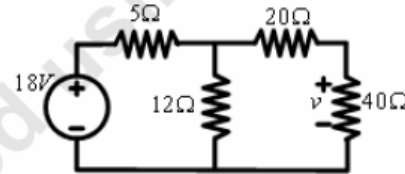
Tinjau loop I_1 :
 $\Sigma v = 0$
 $-16 + 2I_1 + 9 + 3(I_1 - I_2) = 0$
 $5I_1 - 3I_2 = 7 \dots\dots(1)$

Tinjau loop I_2 :
 $\Sigma v = 0$
 $-9 + 6 + 6I_2 + 3(I_2 - I_1) = 0$
 $-3I_1 + 9I_2 = 3 \dots\dots(2)$

Substitusikan persamaan (1) dan (2) :
 $5I_1 - 3I_2 = 7 \dots\dots \times 3$
 $\frac{-3I_1 + 9I_2 = 3 \dots\dots \times 1}{12I_1 = 24}$
 $I_1 = \frac{24}{12} = 2A$
 sehingga : $i = I_1 = 2A$

PR

2. Tentukan nilai tegangan v dengan analisis mesh!

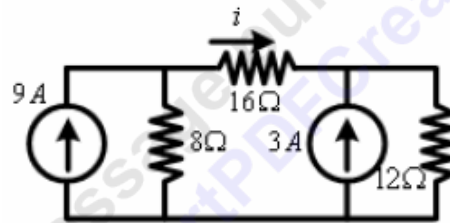


supermesh

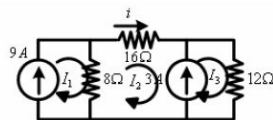
- Apabila ada sumber arus, maka diperlakukan sebagai **supermesh**.
- **Pada supermesh**, pemilihan lintasan menghindari sumber arus karena pada sumber arus tidak diketahui besar tegangan terminalnya.

Contoh latihan :

1. Tentukan nilai i dengan analisis mesh !



Jawaban :



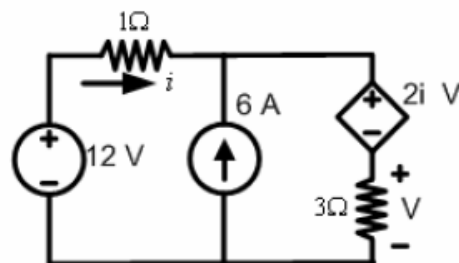
Tinjau loop I_1 :
 $I_1 = 9A$

Tinjau loop I_2 dan I_3 :
 $I_3 - I_2 = 3A$
 $I_3 = 3 + I_2 \dots\dots(1)$

Tinjau lintasan supermesh :
 $\Sigma v = 0$
 $8(I_2 - I_1) + 16I_2 + 12I_3 = 0 \dots\dots(2)$
 substitusikan persamaan (1) dan (2) :
 $8(I_2 - 9) + 16I_2 + 12(3 + I_2) = 0$
 $8I_2 - 72 + 16I_2 + 36 + 12I_2 = 0$
 $36I_2 = 36 \rightarrow I_2 = \frac{36}{36} = 1A$
 sehingga : $i = I_2 = 1A$

PR

2. Tentukan nilai V dengan analisis mesh !

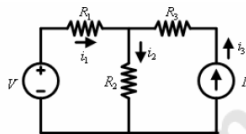
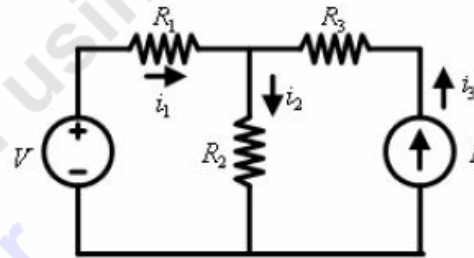


Analisis Arus Cabang

- Arus cabang adalah arus yang benar-benar ada (dapat diukur) yang mengalir pada suatu cabang.
- Artinya arus cabang adalah arus yang sebenarnya mengalir pada percabangan tersebut.
- Arti cabang :
 - Mempunyai satu elemen rangkaian
 - Bagian rangkaian dengan dua terminal dengan arus yang sama
 - Jumlah persamaan = Jumlah arus cabang yang ada

Contoh latihan :

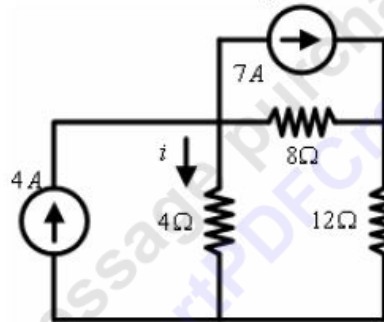
1. Tentukan semua persamaan yang ada !



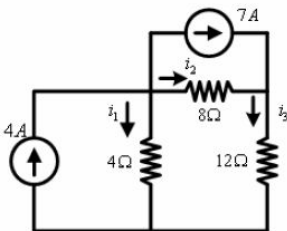
Jawaban :

Σ persamaan = Σ arus cabang = 3
 Tinjau arus cabang i_1 dan i_2 :
 $\Sigma V = 0$
 $i_1 R_1 + i_2 R_2 - V = 0 \dots (1)$
 Tinjau arus cabang i_3 :
 $i_3 = I \dots (2)$
 Tinjau arus cabang i_2 :
 $\Sigma i = 0$
 $i_1 + i_3 = i_2 \dots (3)$

2. Tentukan nilai i dengan analisis arus cabang !



Jawaban :



Tinjau arus cabang i_1 dan i_2 :
 $i_1 + i_2 + 7 = 4$
 $i_1 + i_2 = -3 \dots (1)$
 Tinjau arus cabang i_2 dan i_3 :
 $i_2 + 7 = i_3$
 $i_2 - i_3 = -7 \dots (2)$
 Tinjau lintasan tertutup semua arus cabang
 $\Sigma V = 0$
 $8i_2 + 12i_3 - 4i_1 = 0 \dots (3)$

Penyelesaian dengan substitusi :

- 1) $i_1 + i_2 = -3$
- 2) $i_2 = -7 + i_3$
- 3) $8i_2 + 12i_3 - 4i_1 = 0$
 Dari 1) dan 2) diperoleh
- 4) $i_1 = 4 - i_3$
 Sehingga pers 3) menjadi $i_3 = 3A$
 Dan dari pers 4) maka $i_1 = 1A$